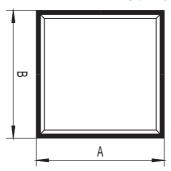
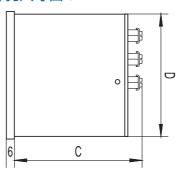
特性: 用于三相交流网络相序的指示或自动控制。

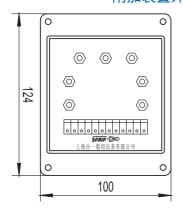
| 产品型号 | 外形尺寸(A×B×C) | 开孔尺寸(D×D) | 重量 (kg) | 备注 | |
|-------------|---------------|------------------------------|-----------|----------|--|
| Q72-PS | 72×72×80 | $68^{+0.5} \times 68^{+0.5}$ | 0.30 | 相序指示器 | |
| Q96-PS | 96 × 96 × 80 | $92^{+0.5} \times 92^{+0.5}$ | 0.40 | | |
| Q72-PSC | 72 × 72 × 98 | $68^{+0.5} \times 68^{+0.5}$ | 0.80 | 相序控制器 | |
| Q96-PSC | 96 × 96 × 121 | $92^{+0.5} \times 92^{+0.5}$ | 0.95 | | |
| Q72-PSC- | 72 × 72 × 98 | $68^{+0.5} \times 68^{+0.5}$ | 0.80 | 抗干扰相序控制器 | |
| Q96 - PSC - | 96 × 96 × 121 | $92^{+0.5} \times 92^{+0.5}$ | 0.95 | | |

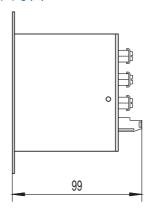
Q型仪表外形及开孔尺寸图:



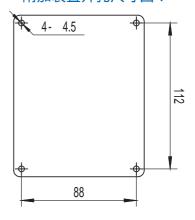


附加装置外形尺寸图:





附加装置开孔尺寸图:



尺寸单位:mm

■相序指示器

特性:

用于三相交流网络相序的指示。

耐电压: 2kV 50Hz 1分钟

使用环境温度: -25 ~+55

外壳防护等级: IP44

IP56:适用于加装密封罩的Q72、Q96型仪表

工作耐振动: 2~100Hz 加速度 0.7g

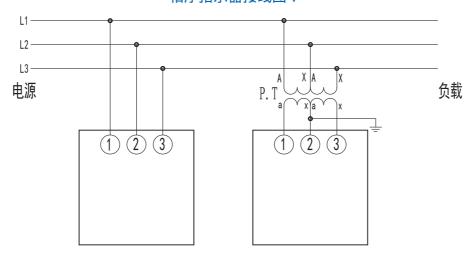
相对湿度: 98% RH 额定电压: 190V~440V 额定频率: 45Hz~65Hz



指示灯关系图:

| 相指示/相序方向 | L1 1 L3 ← L2 | L1 L3 → L2 | L1 | L2 | L3 |
|--------------------------|--------------------|----------------------|----|-------------------|----|
| 正相序 Positive P.S. | 0 | 0 | | | |
| 逆相序 Reverse P.S. | 0 | 0 | 0 | 0 | 0 |
| 缺相(L1) Phase loss(L1) | 0 | 0 | 0 | 0 | 0 |
| 缺相(L2) Phase loss(L2) | 0 | 0 | 0 | 0 | 0 |
| 缺相(L3) Phase loss(L3) | 0 | 0 | 0 | 0 | 0 |
| 注: Note: | | 気息 luming | | 息灭 xtinguishin | g |

相序指示器接线图:



特性:

用于三相交流网络相序的自动控制。

耐电压: 2kV 50Hz 1分钟

使用环境温度: -25 ~+55

外壳防护等级: IP44

IP56:适用于加装密封罩的Q72、Q96型仪表

工作耐振动: 2~100Hz 加速度 0.7g

相对湿度: 98% RH

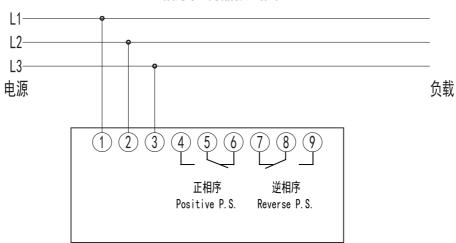
额定电压: 100V; 220V; 380V; 400V; 450V(请在订货时注明)

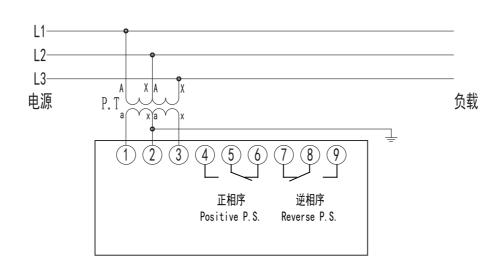
额定频率: 50Hz; 60Hz(请在订货时注明)

注:可定制不带同步指示灯的相序控制器,采用附加装置,用四只M4螺杆固定安装。



相序控制器接线图:





特性:

用于三相交流网络相序的自动控制。

能够在含有变频器和整流器设备的交流网络中正常工作。

耐电压: 2kV 50Hz 1分钟

使用环境温度: -10 ~+55

外壳防护等级: IP44

IP56:适用于加装密封罩的Q72、Q96型仪表

工作耐振动: 2~100Hz 加速度 0.7g

相对湿度: 98% RH

额定电压: 100V; 220V; 380V; 400V; 450V(请在订货时注明)

额定频率: 50Hz; 60Hz(请在订货时注明)

注:可定制不带同步指示灯的相序控制器,采用附加装置,用四只M4螺杆固定安装。

A O 8 O C O PAGE A O 8 O C O PAGE Berrar 9.5 Partire 9.5 AND DOC SERRE (DOC)

抗干扰相序控制器接线图:

